

YUAN Yanqing

✉ 7 place des Fédérés
93160 Noisy Le Grand
☎ 08.71.73.78.86
06.67.29.25.74
@ yanqing.yuan@free.fr
24 ans, Célibataire.

OBJECTIF

Mon objectif de carrière est de poursuivre l'extension de mes compétences dans les domaines novateurs de la **conception de circuits intégrés**, en conservant un travail responsabilisant et à fortes composantes relationnelles.

Je souhaiterais évoluer dans le domaine de la **conception/vérification de circuits numériques (ASIC, FPGA)** ou, de par ma **double compétence informatique et micro-électronique**, dans celui de la conception et modélisation haut niveau.

FORMATIONS

2004-2005 :	Université Paris VI, Master Science et Technologie 2 ^{ème} année Mention d'informatique, spécialité Architecture et Conception des Systèmes Intégrés , parcours Circuits Intégrés .
2002-2004 :	Université Paris VI, Maîtrise et Licence d' Electronique, Electrotechnique et Automatique spécialité Micro-électronique et Micro-informatique
2000-2002 :	Université de Franche-Comté, DEUG STPI(Sciences et Technologies pour Ingénieurs), à Besançon
1999-2000 :	Etudes de langue française au Centre Linguistique et Appliquée de l'Université de Franche-Comté

PROJETS

<u>Master :</u>	<ul style="list-style-type: none">• Réalisation VHDL d'un processeur MIPS R3000 version micro-programmée.• Implantation d'un contrôleur PCI sur FPGA en respectant les contraintes temporelle
<u>Maîtrise :</u>	<ul style="list-style-type: none">• Programmation system UNIX• Réalisation d'un micro-processeur 4 bits en utilisant la chaîne CAO Alliance (Description comportementale et structurelle, Simulation, Routage, Analyse Timing)• Projet de fin d'année : Modélisation d'un Contrôleur d'interruptions vectorisés en respectant la protocole du PI-BUS
<u>Licence :</u>	<ul style="list-style-type: none">• Réalisation d'un robot mobile filoguidé asservi par un microprocesseur ColdFire

COMPETENCES

<u>Systèmes :</u>	Unix (Solaris, Linux), Windows 9x/NT/XP, MS-Dos.
<u>Langages :</u>	VHDL, C, Java, System C, VHDL-AMS, Shell, Assembleur.
<u>Logiciels :</u>	CADENCE (NC-SIM, NC-VHDL), MENTOR GRAPHICS (ModelSIM, Design Manager, Eldo) XILINX (Foundation), ALTERA (MAX+plus II)
<u>Hardware :</u>	CAO de VLSI, ASIC, FPGA, testabilité, architecture des systèmes informatiques.
<u>Divers :</u>	Electronique analogique, traitement du signal, conception mémoire,

LANGUES

<u>Mandarin :</u>	Langue Maternelle
<u>Français :</u>	Bilingue
<u>Anglais :</u>	Lu, écrit, parlé

EXPERIENCES DIVERSES

Juillet 2004	Traduction des documents techniques français en chinois pour la société Fabricom Systèmes d'Assemblage (offres pour PSA Chine)
Juillet 2000-septembre 2000, Juin 2001-avril 2002	Equiper polyvalent dans un restaurant QUICK
<u>Centres d'intérêts:</u>	Lecture, basket, internet